

TRƯỜNG ĐẠI HỌC ĐÀ LẠT

CỘNG HÒA XÃ HỘI CHỦ NGHĨA VIỆT NAM

KHOA CÔNG NGHỆ THÔNG TIN

Độc lập – Tự do – Hạnh phúc

CHƯƠNG TRÌNH TRÌNH ĐỘ ĐẠI HỌC

Ngành: Công nghệ thông tin

CHƯƠNG TRÌNH CHI TIẾT HỌC PHẦN

- 1. Tên học phần:** Kiến trúc và tổ chức máy tính
- 2. Mã số học phần:** CT2106
- 3. Tên học phần bằng tiếng Anh:** Computer Architecture and Organization
- 4. Số tín chỉ:** 4[3-1] **Học phần tự chọn hay bắt buộc:** BB
- 5. Trình độ:** dành cho sinh viên năm 2
- 6. Phân bố thời gian:**
 - Lên lớp: Lý thuyết: 45 tiết
 - Bài tập, thực hành: 30 tiết
- 7. Điều kiện tiên quyết (nếu có)**
- 8. Mục tiêu học phần:** Trang bị cho sinh viên những kiến thức cơ bản về cấu trúc và hoạt động của máy tính.
- 9. Mô tả vắn tắt học phần:** Kiến trúc và tổ chức máy tính trình bày các nguyên lý thiết kế (kiến trúc) và tổ chức (cấu tạo) của máy tính về phương diện phần cứng cũng như tập lệnh của bộ xử lý. Một phần của giáo trình dành để trình bày về các chuẩn công nghệ của máy tính.
- 10. Nhiệm vụ của sinh viên:**
 - Dự lớp

- Bài tập

11. Tài liệu tham khảo:

- Giáo trình chính: Kiến trúc và Tổ chức máy tính

Phan Văn Nghĩa, Trường Đại học Đà Lạt

- Sách tham khảo:

a. www.pctechguide.com

b. Kiến trúc máy tính

Nguyễn Đình Việt, NXB Giáo dục 2000

c. Assembly Language Programming & Organization of the IBM PC

Ytha Yu & Charles Marut, McGraw-Hill, 1992

12. Tiêu chuẩn đánh giá sinh viên (ngoài qui định chung, nếu có):

- Dự lớp
- Thực hành
- Thi cuối kỳ

13. Thang điểm: 10

14. Nội dung chi tiết :

Chương I: CẤU TRÚC CƠ BẢN CỦA MÁY TÍNH (4 tiết)

I.1 Các thành phần của máy tính

I.2 Hoạt động của máy tính

I.3 Cấu trúc bus

I.4 Đặc trưng của máy tính

Chương II: BỘ LOGIC VÀ SỐ HỌC (8 tiết)

II.1 Cấu trúc của ALU

II.2 Cộng nhị phân

II.3 Biểu diễn số có dấu

II.4 Biểu diễn số có dấu dùng hệ bù 2

II.5 Phép cộng trong hệ bù 2

II.6 Phép trừ trong hệ bù 2

II.7 cộng và trừ số hexadecimal

Chương III: BỘ XỬ LÝ (16 tiết)

III.1 Cấu trúc của CPU

III.2 Các loại CPU

III.3 Tổ chức của CPU 8086

III.4 Tập lệnh của CPU 8086

III.5 Chương trình Debug

III.5 Thực thi chương trình ngôn ngữ máy

Chương IV: BỘ NHỚ (8 tiết)

IV.1 Thuật ngữ bộ nhớ

IV.2 Bộ nhớ ROM

IV.3 Bộ nhớ RAM

IV.4 Bộ nhớ Cache

IV.5 Các loại bộ nhớ ngoài

IV.6 CMOS

Chương V: NGOẠI VI MÁY TÍNH (9 tiết)

V.1 Các thiết bị ngoại vi

V.2 Chipset

V.3 Mainboard

V.4 Chuẩn các thiết bị ngoại vi

15. Các thông tin về hình thức học và liên lạc với giáo viên:

- Hình thức học: giáo viên trình bày bài giảng bằng máy chiếu
- Địa chỉ Email: phanvanngghia@gmail.com
- Điện thoại của giáo viên: 0918 - 313 599

Đà Lạt, ngày 25 tháng 12 năm 2007

Trưởng Khoa

(Ký tên)

Trưởng bộ môn

(Ký tên)

Giảng viên

(Ký tên)

Phan Văn Nghĩa